◎ 公 開 特 許 公 報 (A) 平3-24768

50 Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成3年(1991)2月1日

H 01 L 31/04 31/042

7522-5F H 01 L 31/04

A C

審査請求 未請求 請求項の数 1 (全7頁)

図発明の名称 パイパスダイオード付太陽電池

②特 願 平1-160543

②出 願 平1(1989)6月22日

宮 大阪府大阪市阿倍野区長池町22番22号 シヤープ株式会社

内

⑪出 願 人 シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

四代 理 人 弁理士 福士 愛彦

月組 響

発明の名称

パイパスダイオード付太陽電池

- 2. 特許請求の範囲
 - 1. 半導体基板に、光電変換用のPN接合とバイ パス用のPN接合とを一体に形成し、光電変換 用のPN接合に逆パイアスが印加されたとき、 パイパス用のPN接合が順方向になるように投 続し、かつパイパス用のPN接合は遮光されて いることを特徴とするパイパスダイオード付太 陽電池
- 8. 発明の詳細な説明

(産業上の利用分野)

本発明は、太陽電池セルに逆パイアス電圧が印 加されたとき、太陽電池セルの破線を防止する手 段に関するものである。

(従来の技術)

一般に太陽光を利用した発電装置は、第6図に示されるように、個々の太陽電池セル10,11,12,18等を並列に接続してサブモジュール30

を構成し、これと直列に、太陽電池セル10-1, 11-1,12-1,18-1等からなるサブモジュール81、太陽電池セル10-2,11-2,12-2,18-2等からなるサブモジュール82等を接続して、2等からなるサブモジュール82等を接続して、太陽電池アレイという)を構成し、これに負荷Lを接続するようになっている。このアレイに光が入射しているとき、アレイの周辺(アレイに光が入射しているとき、アレイの周辺(財造物の影がアレイを構成する太陽電池セルが通行という)群の一部に投影され、セルが通行と、底光されたセルが逆方向にパイアスされ、この逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスが大きい場合は、逆パイアスでは、これたセルが破壊され、アレイの発電性能が低下する。

 18のそれぞれに、パイパスダイオードD1,D2,D8,D4を逆方向に並列に接続した一例である。 これらは何れもセル及びダイオードが個別部品と して供給されており、個々のセルあるいはサブモ ジュールにダイオードを接続していた。

た最終の第 8 の太陽電池 3 には、これに逆方向に個別のダイオード C を並列に接続しなければならない。

(発明が解決しようとする課題)

第7図(a)(b)に示されるように、個別のダイオードを接続する方法は、セルとダイオードを接続する配線が必要であり、配線のための工数も必要でコストが上昇する。また、個別のダイオードや配線用のワイヤーがセル表面より突出することがある。このような突出物は、宇宙用の太陽電池アレイのように折りたたむ必要のある場合には、都合が悪い。

また、第8図及び第10図(a)(b)に示されるような、三端子接続となるパイパスダイオード付太陽 電池は、接続が複雑となり、直列接続の最終端となるセルには、個別ダイオードを使用しなければならない。第7図(a)(b)の場合と同様に、突出物により不都合も生ずる。

(課題を解決するための手段)

本発明においては、前述の欠点を除去するため、

れている。このような三端子のセルは第10図(a), (b)のように接続される。第10図(a)はセル8個を 直列に接続した場合の斜視図である。第1の太陽 電池1のマイナス側と、第2の太陽電池2のプラ ス何とはリード線25により接続され、第2の太 陽電池2のマイナス側と第8の太陽電池8のブラ ス側も同様にリード線25により接続されている。 両端のリード線27,28は負荷に接続される。 第1の太陽電池1の表面のブラス側と、第2の太 陽電池2の表面のN型拡散層22とは、リード線 2.6 により接続され、第2の太陽電池2の表面の ブラス側と、第8の太陽電池8の表面のN型拡散 眉22とも、同様にリード艘28により接続され ている。との等価回路は第10図(b)に示されるよ りになる。第2の太陽電池2の表面に形成された N型拡散層 2 2 と P 型のシリコン基板 2 0 とより なるパイパスダイオード A は、第1の太陽電池1 のパイパスとなり、第8の太陽電池8の表面に形 成されたパイパスダイオードBは、第2の太陽電 他2のパイパスとなる。従って、直列に接続され

シリコンのような半導体基板に光電変換用のPN接合とパイパス用のPN接合とを一体に形成し、 光電変換用のPN接合に逆パイアスが印加された ときパイパス用のPN接合が順方向になるように 接続し、かつパイパス用PN接合は遮光されるよ うにした。

(作用)

本発明によれば、個々のセル毎にバイバスダイオードが設けられているので、逆バイアスがかけられたときは個々のセル毎にバイバスされる。それぞれのセルは端子が2個あればよいから、突出物がなくなる。

(実施例)

第1図(a)は本発明の一実施例の略断面図であり、 第1図(b)はその平面図である。第1図(a)に示されるように、P型シリコン基板 61の一方の面にN⁺型拡散層 62を形成する。これらが光電変換用のPN接合を構成する。P型シリコン基板 61の一部に、一方の面から他方の面に至るN型拡散領域68を形成し、その一方の面にP型拡散層 64が 形成され、との両者でパイパス用のPN扱合が構 成される。N+型拡散層 62の表面は、反射防止 膜 6 6によって被覆されている。N+ 型拡散層62 の一部とP型拡散圏64とは表面電極67により 接続されている。P型シリコン基板 6 1 の他方の 面は、N型拡散領域 6 3 を含む全面に英面電極 68 が設けられている。65は酸化膜であって、セル の表面を保護している。第1図(b)はその平面図で あって、N型拡散領域 6 8 及び P 型拡散層 6 4 は、 P型シリコン基板 6 1 の一部に形成され、表面電 極 6 7 は櫛型にされてむり、N + 型拡散暦 6 2 及 びP型拡散間64を接続している。従って、との P型シリコン基板61には、光電変換用のPN接 合と、パイパス用のPN接合とが、逆方向に並列 化一体化形成され、外部との接続は表面電極67 と裏面電極68との二個の電極を介して行われ、 二端子構造となる。なおパイパス用のPN接合は 表面電極67によって遮光されている。

との等価回路は第2図に示される。正常な動作 状態では、P型シリコン基板 6 1 と N + 型拡散層

アスが印加される。その結果、パイパスダイオードBDには、順方向のパイアスが印加されるから、セルSCにはパイパスダイオードBDの順方向以上の低圧が印加されない。

このようなパイパスダイオード付太陽電池セルは、以下のようにして製造される。第8図(a)~(k) はその一例であって、一枚のシリコン基板に多数のセルを形成し、ダイシングにより個々のセルを取り出すものである。

次に第3図(d)に示されるように、N型拡散領域

62との間のPN接合は順方向パイアスとなり、 P型シリコン基板 6 1 をプラス、 N+ 型拡散層 62 をマイナスとする起電力を発生する。従って、N⁺ 型拡散層62と接続されているP型拡散層64は マイナス、裏面電極 6 8 により P 型シリコン 蓋板 6 1 に接続されるN型拡散領域 6 8 はブラスとな る。なお、シリコン基板 6 1 と N 型拡散領域 6 8 との間にできる寄生PN接合DSCは裏面電極 68 により短絡されており、とのときバイパス用の PN 接合は袋面電極61によって遮光されているから、 バイパスダイオードBDは、光起電力を発生せず、 良好な逆方向を保持しており、光電変換用の P N 接合の起電力には影響を与えない。すなわち、第 2図のパイパスダイオードBDには、セルSCに より逆パイアスとなり、セルSCから光起電力を 取り出すことができる。このセルSCが第6図の アレイとして組み立てられて使用される時、一部 のセルSCが何等かの原因で発電を停止した場合 は、発電を停止していないセルSCや負荷のパッ テリー等より発電を停止したセルSCには逆パイ

6 8 の表面の酸化膜 6 5 の一方の面に、ホトエッテングにより穴 7 2 , 7 2 を形成する。 P 型シリコン基板 6 1 の他方の面は、全面にわたり酸化膜 6 5 によって優われている。

次に第8図(e)に示されるように、穴72.72 からP型不純物を拡散することにより、P型拡散 層64,64が形成され、その後穴72,72は 再び酸化膜65によって覆われる。

次に第8図(I)に示されるように、光電変換の予 定領域の酸化膜 6 5 の一方の面に、ホトエッチン グにより穴 7 8 を形成する。

次に第8図(g)に示されるように、穴73からN型不純物を拡散してN*型拡散層62を形成する。 その表面は酸化して酸化膜65によって覆われる。

次に第8図(b)に示されるように、N⁺型拡散層 62及びP型拡散層64の表面の酸化膜65に、 ホトエッチングにより、それぞれ穴74,75を 形成する。そして、裏面の酸化膜65も除去する。

次に第8図(i)に示されるように、後の工程の電 極形成時に必要な部分等をマスキングして反射防 止膜 6 6 , 6 6 を形成する。

次に第8図())に示されるように、N + 型拡散層 6 2 の一部とP型拡散層 6 4 とを接続する表面電極 6 7 と、N型拡散領域 6 8 の他方の面を含むP型シリコン基板 6 1 の他方の面を覆り裏面電極68とを真空蒸着により形成する。

次に第8図(k)に示されるように、表面電極67 の右側の一点鎖線76に沿って切断すると、第1 図(a),(b)に示されるようなバイパスダイオード付 太陽電池が得られる。

第1図(a),(b)に示される実施例では、光電変換部のN⁺型拡散層 62がプレーナ拡散となっているが、このN⁺型拡散層はメサ型の領域とすることもできる。

第4図は他の実施例の略断面図である。第1図(a)(b)における実施例と異なる所はN型拡散領域68-1であって、本実施例においては、P型シリコン基板61の受光面側の表面の一部に形成され、このN型拡散領域68-1とP型シリコン基板61とは、他の電極とは別に設けた接合短絡部

基板101の一部とN型拡散領域108とは、酸化膜105を貫通する接合短絡部109によって接続される。P型シリコン基板101の他の部分は裏面電極108によって優われている。このような構造によって、アセンブリーコストが低減される。第5図(b)はその平面図である。

(発明の効果)

以上に詳述したよりに、本発明によればセルに 逆パイアスが印加されたときにパイパスを構成す るダイオードをシリコン基板中に一体に内蔵して おり、二端子で他のセルと結合できるから、モジュールの組立が簡単になる。また、パイパスダイ オードを表面電極の背面に形成することができる から、受光面の面積に影響することがない。

4. 図面の簡単な説明

第1図(a)は本発明の一実施例の略断面図、同図(b)はその平面図、第2図はその等価回路図、第3図(a)~(k)はその製造工程を示す略断面図、第4図は他の実施例の略断面図、第5図(a)はその他の実施例の略断面図、同図(b)はその平面図、第6図は

80によって接続されている。第1図(a)(b)の実施例においてはN型拡散領域68がP型シリコン基板61の一方の面から他方の面へ貫通し、N型拡散領域68とP型シリコン基板61とは裏面電極68によって短絡されるようになっていた。との実施例の場合は、表面から光が入射し、バイバスダイオード部分において光電変換が行われるおそれがあるので、ダイオード特性を良好に保つため、使用に際しては遮光の必要がある。

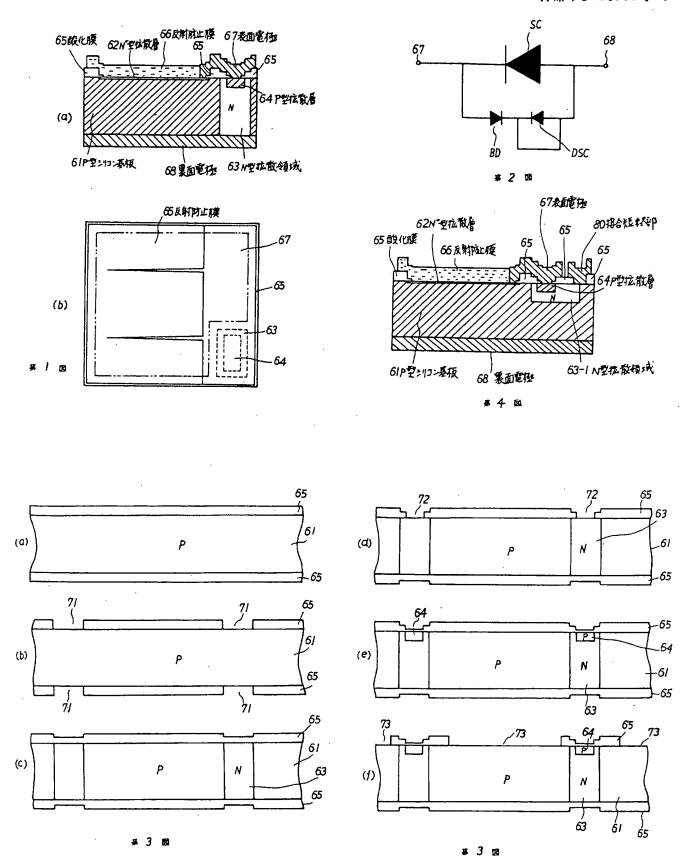
第5図(a)は更に他の実施例の略断面図であって、いわゆるラップアラウンドセルに実施したものである。P型シリコン蒸板101の一方の面にはN+型拡散階102が形成されている。この下面の酸化膜105の内面にN型拡散領域108を形成しその一部にP型拡散層104を形成する。N+型拡散層102の表面の大部分は反射防止膜106でで見れ、表面の一部に設けた表面電極107は下面に延長され、その一部は酸化膜105を貫通してP型拡散層104と接続される。P型シリコン

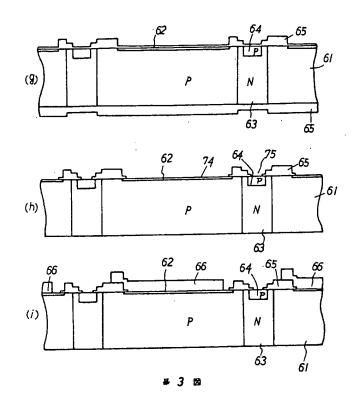
一般の太陽光発電装置のプロック図、第7図(a), (b)はそれぞれパイパスダイオードの取付の例を示すプロック図、第8図は従来のパイパスダイオード付太陽電池の一例の略断面図、第9図はその等価回路、第10図(a)は第8図の太陽電池の接続を示す斜視図、回図(b)はその等価回路である。

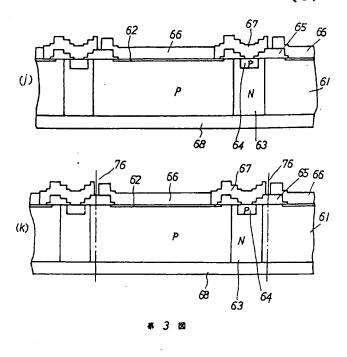
61…P型シリコン基板、62…N+型拡散層、63…N型拡散領域、64…P型拡散層、65… 酸化膜、66…反射防止膜、67…表面関極、68…変面配極、80…接合短絡部、101…P型シリコン基板、102…N+型拡散層、108…N型拡散領域、104…P型拡散層、105… 酸化膜、106…反射防止膜、107…表面間極、108…

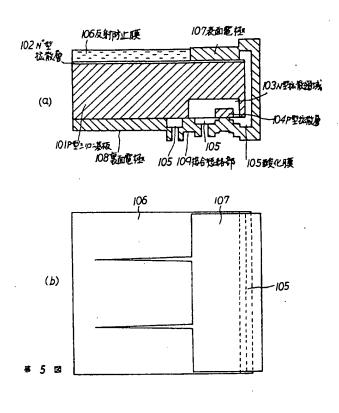
代理人 福士 史 家門

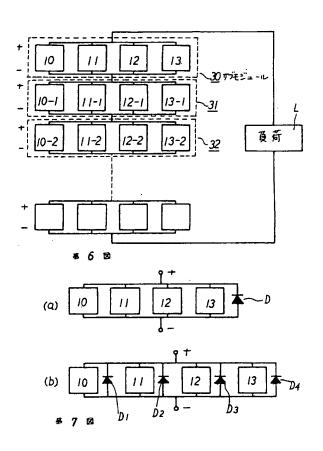
特開平3-24768(5)

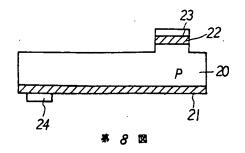


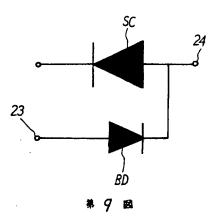


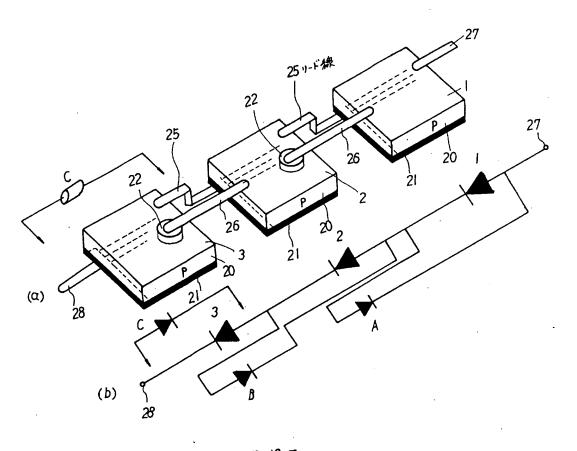












券 /0 図 -391-

BEST AVAILABLE COPY